

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of: Dong-Gyu KIM
Application Serial No. To Be Assigned
Filed: July 13, 2000
For: **Liquid Crystal Display**

Group Art Unit: To Be Assigned
Examiner: To Be Assigned
Atty. Docket: 06192.0141.NPUS00

#4 12-21-00
J. Actis
1c869 U.S. PTO
09/615794



Claim For Priority Under 35 U.S.C. § 119 In Utility Application

Commissioner for Patents
Washington, D.C. 20231

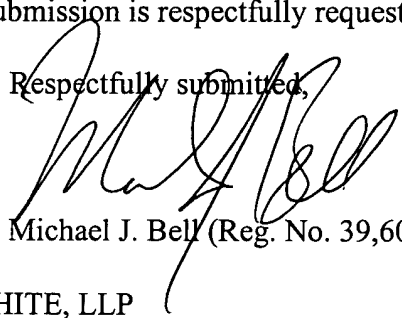
Sir:

Priority under 35 U.S.C. § 119 is hereby claimed to the following priority document(s),
filed in a foreign country within twelve (12) months prior to the filing of the above-referenced
United States utility patent application:

| Country | Priority Document Appl. No. | Filing Date |
|-------------------|-----------------------------|-------------------|
| Republic of Korea | 99-28287 | July 13, 1999 |
| Republic of Korea | 99-48841 | November 5, 1999 |
| Republic of Korea | 99-67761 | December 31, 1999 |

A certified copy of each listed priority document is submitted herewith. Prompt
acknowledgment of this claim and submission is respectfully requested.

Respectfully submitted,


Michael J. Bell (Reg. No. 39,604)

Date: July 13, 2000

HOWREY SIMON ARNOLD & WHITE, LLP
Box No. 34
1299 Pennsylvania Avenue, N.W.
Washington, D.C. 20004-2402
(202) 783-0800

JC869 U.S. PTO
09/615794



대한민국 특허청

KOREAN INDUSTRIAL PROPERTY OFFICE

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Industrial
Property Office.

출원번호 : 특허출원 1999년 제 48841 호
Application Number

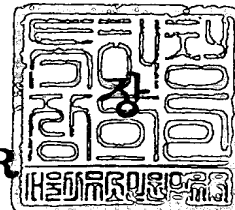
출원년월일 : 1999년 11월 05일
Date of Application

출원인 : 삼성전자 주식회사
Applicant(s)

2000 년 05 월 25 일

특 허 청

COMMISSIONER



| | | | |
|------------|---|----------|--|
| 【서류명】 | 특허출원서 | | |
| 【권리구분】 | 특허 | | |
| 【수신처】 | 특허청장 | | |
| 【참조번호】 | 0001 | | |
| 【제출일자】 | 1999.11.05 | | |
| 【발명의 명칭】 | 액정 표시 장치 | | |
| 【발명의 영문명칭】 | LIQUID CRYSTAL DISPLAY | | |
| 【출원인】 | | | |
| 【명칭】 | 삼성전자 주식회사 | | |
| 【출원인코드】 | 1-1998-104271-3 | | |
| 【대리인】 | | | |
| 【성명】 | 김원호 | | |
| 【대리인코드】 | 9-1998-000023-8 | | |
| 【포괄위임등록번호】 | 1999-015960-3 | | |
| 【대리인】 | | | |
| 【성명】 | 김원근 | | |
| 【대리인코드】 | 9-1998-000127-1 | | |
| 【포괄위임등록번호】 | 1999-015961-1 | | |
| 【발명자】 | | | |
| 【성명의 국문표기】 | 김동규 | | |
| 【성명의 영문표기】 | KIM,Dong Gyu | | |
| 【주민등록번호】 | 630901-1162114 | | |
| 【우편번호】 | 442-070 | | |
| 【주소】 | 경기도 수원시 팔달구 인계동 선경아파트 302동 801호 | | |
| 【국적】 | KR | | |
| 【취지】 | 특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 김원 호 (인) 대리인 김원근 (인) | | |
| 【수수료】 | | | |
| 【기본출원료】 | 20 면 | 29,000 원 | |
| 【가산출원료】 | 3 면 | 3,000 원 | |

| | | | | |
|----------|--------|----------------|---|---|
| 【우선권주장료】 | 0 | 건 | 0 | 원 |
| 【심사청구료】 | 0 | 항 | 0 | 원 |
| 【합계】 | 32,000 | 원 | | |
| 【첨부서류】 | 1. | 요약서·명세서(도면)_1통 | | |

【요약서】

【요약】

제1 기판 위에 주사 신호를 전달하는 게이트선이 형성되어 있고, 제1 기판 위에 화상 신호를 전달하는 데이터선이 형성되어 있으며, 제1 기판과 마주보고 있는 제2 기판이 배치되어 있으며, 제1 기판과 제2 기판 사이에 액정 물질이 주입되어 있고, 또한, 게이트선에 의하여 행으로 구분되며 데이터선에 의하여 열로 구분되도록 화소를 정의하면 블랙 매트릭스가 각 화소를 구획하고, 화소마다 별도로 화소 전극이 형성되어 있고, 첫 번째 화소 행의 화소 전극과 중첩되어 있는 유지 용량용 배선이 제1 기판에 게이트선과 평행하게 형성되어 있고, 화소 전극과 전단의 게이트선 및 유지 용량용 배선과의 사이에서 유지 용량을 형성하는 액정 표시 장치에 있어서, 첫 번째 게이트선에는 게이트 오프 전압을 인가하고, 첫 번째 게이트선과의 사이에서 유지 용량을 형성하는 첫 번째 화소 행의 각 화소의 개구율은 다른 화소 행의 각 화소의 개구율과 다르게 되도록 액정 표시 장치를 제조한다. 이렇게 하면, 배선을 간단화하면서 첫 번째 화소 행의 밝기 차를 보상하여 화질을 향상시킬 수 있다.

【대표도】

도 2

【색인어】

액정표시장치, 화소행, 전단게이트방식, 광차단패턴, 블랙매트릭스, 개구율

【명세서】**【발명의 명칭】**

액정 표시 장치{LIQUID CRYSTAL DISPLAY}

【도면의 간단한 설명】

도 1은 전단 게이트선을 유지 용량 전극으로 사용하는 방식의 액정 표시 장치의 등가 회로 및 그에 인가되는 주사 신호의 파형을 나타내는 도면이고,

도 2는 본 발명의 제1 실시예에 따른 액정 표시 장치에서 첫 번째 화소 행의 화소 영역의 평면도이고,

도 3은 도 2에서 III-III' 선을 따라 절단한 단면도이고,

도 4는 본 발명의 제2 실시예에 따른 액정 표시 장치에서 첫 번째 화소 행의 화소 영역의 평면도이고,

도 5는 도 4에서 V-V' 선을 따라 절단한 단면도이고,

도 6는 본 발명의 제2 실시예에 따른 액정 표시 장치에서 블랙 매트릭스의 구조를 구체적으로 도시한 평면도이고,

도 7은 본 발명의 실시예에 따른 액정 표시 장치의 구조를 개략적으로 도시한 배치도이다.

【발명의 상세한 설명】**【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

◁ 본 발명은 액정 표시 장치에 관한 것으로서, 특히 전단 게이트선을 유지 용량 전극

으로 사용하는 액정 표시 장치에 관한 것이다.

<9> 액정 표시 장치는 일반적으로 공통 전극과 컬러 필터(color filter) 등이 형성되어 있는 상부 기판과 박막 트랜지스터와 화소 전극 등이 형성되어 있는 하부 기판 사이에 액정 물질을 주입해 놓고 화소 전극과 공통 전극에 서로 다른 전위를 인가함으로써 전계를 형성하여 액정 분자들의 배열을 변경시키고, 이를 통해 빛의 투과율을 조절함으로써 화상을 표현하는 장치이다.

<10> 이러한 액정 표시 장치에 있어서, 화소 전극과 공통 전극 사이에서 형성되는 정전 용량만으로는 액정에 가하는 전기장을 충분한 시간동안 유지할 수 없는 경우에 대비하여 유지 용량을 형성하는 것이 보통이다. 유지 용량을 형성하는 한 방법으로 많이 사용되는 것이 화소 전극을 전단의 게이트선과 중첩시킴으로써 이들 사이에 유지 용량을 형성하는 것이며, 이러한 방식을 전단 게이트 방식이라 한다.

<11> 그러면, 전단 게이트 방식의 액정 표시 장치의 구동을 도 1을 참고로 하여 설명한다.

<12> 도 1은 전단 게이트선을 유지 용량 전극으로 사용하는 방식의 액정 표시 장치의 등가 회로 및 그에 인가되는 주사 신호의 파형을 나타내는 도면이다.

<13> 게이트선이 G_0 부터 G_m 까지 형성되어 있다. 각각의 화소 전극은 전단의 게이트선과 절연막을 사이에 두고 중첩됨으로써 유지 용량(C_{st})을 형성하며, 또한 대향 기판에 전면적으로 형성되어 있는 공통 전극과 액정을 사이에 두고 마주봄으로써 액정 용량(C_{lc})을 형성한다. 드레인 전극과 게이트 전극 사이에서는 기생 용량(C_{gd})이 형성된다.

<14> 이러한 액정 표시 장치에 있어서, 공통 전극과 각각의 화소 전극 사이의 전압은

60Hz(1초에 60 프레임(Frame))로 변화된다. 한 프레임 내에서 G_0 부터 G_m 까지 순차적으로 박막 트랜지스터를 온(on)시키는 펄스(V_{on} 펄스)가 인가된다. 특정한 게이트선에 V_{on} 펄스가 인가될 때에는 다른 게이트선에는 오프(off) 전압(V_{off})이 인가된다. 이때, 공통 전극 전압(V_{com})을 약 5V라 하면, V_{on} 은 약 20V이고 V_{off} 는 약 -7V 정도의 값을 가진다. 특정한 게이트선이 V_{on} 되면, 그 행의 박막 트랜지스터가 켜지고 데이터선에 인가된 화상 신호 전압이 화소 전극에 인가된다. 그런데 자기 행의 박막 트랜지스터가 꺼진 상태(V_{off} 인가)에서 전단 게이트선에 V_{on} 전위가 인가되어 전단 게이트선의 전위(V_g)가 -7V에서 20V로 변동하여 27V 상승하게 되면, 다음의 수학식에 의하여 계산되는 값만큼 화소 전극의 전위(V_p)도 상승하게 된다.

<15> 【수학식 1】

$$\Delta V_p = [C_{st}/(C_{st}+C_{lc}+C_{gd}+\text{기타 기생 용량})] \times \Delta V_g (= 27V)$$

<16> 이렇게 되면, V_{com} 과 V_p 의 전압 차에 대한 함수인 C_{lc} 및 기타의 기생 용량이 함께 변한다. 이후, 전단 게이트선이 V_{on} 에서 V_{off} 로 이행되면 V_p 는 회복되지만, 위에서 언급한 C_{lc} 및 기생 용량들의 전압 의존성 때문에 정확하게 원래의 값으로 회복되지는 않는다. 그런데 첫 번째 행을 제외한 모든 화소 전극이 모두 같은 태양으로 변동하므로 동일한 제조에서의 밝기는 같게 된다. 그러나 첫 번째 행의 화소는 전단 게이트선이 없으므로 다른 행의 화소들과는 다른 태양으로 전압이 변동하게 되고, 이것은 동일한 제조에서 다른 밝기로 나타나게 된다. 일반적으로 첫 번째 행의 밝기가 다른 행에 비하여 밝게 나타나면 보는 이의 눈에 거슬리게 된다.

<17> 이러한 문제점을 해결하기 위하여 종래에는 첫 번째 화소 행의 유지 용량용 게이트선(G

0)을 추가하여 G_2 에 연결하거나, G_m 에 연결하는 방법을 사용한다. 그러나 전자의 경우에는 G_2 구동 IC(integrated circuit)는 하나의 게이트선 구동 용량으로 두 개의 게이트선을 구동하는 것이 되어 구동 전류가 부족하게 되고, 이에 따라 노말리 화이트 모드(Nomally White Mode)에서는 2번째 행이 다른 행에 비해 매우 밝게 나타난다. 이러한 현상은 액정 표시 장치의 화면이 커지고 고정세화 함에 따라서 각 게이트선에 걸리는 전기적 부하가 커지면서 더욱 심해진다. 후자의 경우에는 G_0 과 G_m 을 연결하기 위하여 PCB(printed circuit board) 등을 경유하는 복잡한 배선을 형성해야 하는 불편이 있음은 물론 첫 번째 행과 마지막 행 화소의 밝기가 다른 부분과 다르게 된다.

【발명이 이루고자 하는 기술적 과제】

<18> 본 발명이 이루고자 하는 기술적 과제는 액정 표시 장치의 화질을 향상시키는 것이다.

【발명의 구성 및 작용】

<19> 이러한 과제를 해결하기 위하여 본 발명에서는 첫 번째 화소 행의 개구율을 다른 행의 개구율과 다르게 한다.

<20> 구체적으로는, 제1 기판 위에 주사 신호를 전달하는 게이트선이 형성되어 있고, 제1 기판 위에 화상 신호를 전달하는 데이터선이 형성되어 있으며, 제1 기판과 마주보고 있는 제2 기판이 배치되어 있으며, 제1 기판과 제2 기판 사이에 액정 물질이 주입되어 있고, 또한, 게이트선에 의하여 행으로 구분되며 데이터선에 의하여 열로 구분되도록 화소를 정의하면 블랙 매트릭스가 각 화소를 구획하고, 화소마다 별도로 화소 전극이 형성되어 있고, 첫 번째 화소의 화소 전극과 중첩되어 있는 유지 용량용 배선이 제1 기판 상

부에 게이트선과 평행하게 형성되어 있고, 화소 전극과 전단의 게이트선 및 유지 용량용 배선과의 사이에서 유지 용량을 형성하는 액정 표시 장치에 있어서, 첫 번째 화소 행의 유지 용량용 배선에는 게이트 오프 전압(V_{off})을 인가하고, 첫 번째 화소 행의 각 화소의 개구율은 다른 화소 행의 각 화소의 개구율과 다르게 되도록 액정 표시 장치를 제조한다.

<21> 이 때, 첫 번째 화소 행의 개구율이 다른 화소 행의 개구율보다 작게 하는 것이 바람직하고, 개구율의 차이는 블랙 매트릭스의 개구부 면적을 달리하거나 첫 번째 화소 행의 각 화소의 개구면에 광 차단 패턴을 형성함으로써 형성될 수 있다. 이 때, 광 차단 패턴은 데이터선 또는 게이트선과 동일한 물질로 이들과 함께 형성할 수 있으며, 블랙 매트릭스는 제2 기판에 형성될 수 있다.

<22> 또한, 게이트 오프 전압이 전달되는 게이트 오프용 배선은 제1 기판에 형성될 수 있으며, 게이트 오프용 배선과 유지 용량용 배선은 게이트선과 동일한 층으로 형성되는 것이 바람직하다. 여기서, 게이트 오프용 배선과 유지 용량용 배선은 연결부를 통하여 전기적으로 연결되어 있으며, 연결부는 데이터선 또는 화소 전극과 동일한 층으로 형성될 수 있다.

<23> 그러면 도면을 참고로 하여 본 발명의 실시예에 따른 액정 표시 장치용 박막 트랜지스터 기판의 구조에 대하여 설명한다.

<24> 도 2는 본 발명의 제1 실시예에 따른 액정 표시 장치에서 첫 번째 화소 행의 화소 영역의 평면도이고, 도 3은 도 2에서 III-III' 선을 따라 절단한 단면도이다.

<25> 본 발명에 따른 액정 표시 장치도 기본적으로 상부 기판과 하부 기판 사이에 액정

물질이 주입되어 있는 구조를 가진다.

<26> 하부 기판(10) 위에는 가로 방향으로 게이트선(22)이 형성되어 있고 게이트선(22)의 가지로서 게이트 전극(26)이 형성되어 있으며, 첫 번째 화소 행의 화소 전극과 중첩되어 유지 용량을 형성하기 위한 유지 용량용 게이트선(G_0)이 게이트선(22)과 평행하게 형성되어 있다. 게이트 배선(22, 26) 및 유지 용량용 게이트선(G_0)의 위에는 게이트 절연막(30)이 형성되어 있고, 게이트 전극(26) 상부의 게이트 절연막(30) 위에는 반도체층(40)이 형성되어 있으며, 또한 게이트 절연막(30) 위에는 데이터선(62)이 세로 방향으로 형성되어 있다. 데이터선(62)에는 가지의 형태로 소스 전극(65)이 형성되어 있고, 게이트 전극(26)을 중심으로 하여 소스 전극(65)의 맞은 편에는 드레인 전극(66)이 형성되어 있다. 소스 전극(65)과 드레인 전극(66)은 반도체층(40)의 위에 얹혀있다. 일반적으로 소스 전극(65) 및 드레인 전극(66)과 반도체층(40)의 사이에는 접촉 저항을 줄이기 위한 저항성 접촉층(55, 56)이 형성되어 있다. 데이터 배선(62, 65, 66)과 동일한 층의 화소 영역의 중앙에는 광 차단 패턴(67)이 형성되어 있다. 데이터 배선(62, 65, 66) 등의 위에는 드레인 전극(66)을 노출시키는 접촉구(81)를 가지는 보호막(70)이 형성되어 있고, 보호막의 위에는 접촉구(81)를 통하여 드레인 전극(66)과 연결되는 화소 전극(80)이 형성되어 있다. 화소 전극(80)은 ITO(indium tin oxide) 등의 투명한 물질로 이루어진다. 여기서 화소 전극(80)은 이웃하는 두 줄의 게이트선(22)과 두 줄의 데이터선(62)이 교차하여 이루는 영역으로 정의되는 화소 영역의 대부분을 덮고 있다.

<27> 하부 기판(10)과 마주하는 상부 기판(100) 위에는 빛샘을 방지하기 위하여 불투명한 물질로 형성되어 있으며 화소 영역을 분할하고 있는 블랙 매트릭스(91)가 형성되어 있다. 또한, 상부 기판(100)의 전면 위에는 ITO 등의 투명한 물질로 형성된 공통 전극

(101)이 형성되어 있고, 컬러 필터(도시하지 않음)도 형성되어 있다. 이 때, 블랙 매트릭스(91)나 컬러 필터는 하부 기판(10)에 형성할 수도 있다.

<28> 이상에서 설명한 화소 구조는 첫 번째 화소 행의 화소 구조로 화소 전극(80)은 첫 번째 화소 행의 유지 용량용 게이트선(G_0)과 중첩되어 있고, 다른 화소 행의 화소 구조에서는 화소 전극(80)이 전단의 게이트선(22)과 중첩되어 유지 용량을 형성한다.

<29> 이때, 도 2 및 도 3에서 보는 바와 같이, 첫 번째 화소 행에는 광 차단 패턴(67)이 형성되어 있어 다른 화소 행의 화소보다 개구율이 감소한다.

<30> 여기서, 광 차단 패턴(67)은 데이터 배선(62, 65, 66)과 동일한 층으로 형성되어 있지만, 게이트 배선(22, 26)과 동일한 층으로 형성되어 될 수도 있다.

<31> 또한, 첫 번째 화소 행의 개구율을 감소시키기 위해 첫 번째 행의 블랙 매트릭스(91) 개구부를 다른 화소 행의 블랙 매트릭스 개구부보다 작게 형성될 수 있다. 이에 대해 도면을 참조하여 상세하게 설명하기 한다.

<32> 도 4는 본 발명의 제2 실시예에 따른 액정 표시 장치에서 첫 번째 화소 행의 화소 영역의 평면도이고, 도 5는 도 4에서 V-V' 선을 따라 절단한 단면도이다.

<33> 본 발명의 제2 실시예에 따른 액정 표시 장치의 첫 번째 화소 행의 화소 영역도 제 1 실시예에서와 거의 유사하다.

<34> 다만, 도 4 및 도 5에서 보는 바와 같이, 제2 실시예에 따른 액정 표시 장치용 박막 트랜지스터 기판에의 첫 번째 화소 행에는 광 차단 패턴이 별도로 형성되어 있지 않고, 대신 블랙 매트릭스(92)가 다른 화소 행의 블랙 매트릭스(91)보다 넓게 형성되어 빛이 투과할 수 있는 개구면(93)이 좁혀져 있다.

- <35> 이 때, 블랙 매트릭스는 제1 실시예와 마찬가지로 상부 기판은 물론 하부 기판에도 형성될 수 있다.
- <36> 여기서, 첫 번째 화소 행의 블랙 매트릭스(92)의 개구부(93)을 줄이기 위해서는 블랙 매트릭스(92)의 개구부(93)에서 게이트선(22)의 길이 방향인 폭은 다른 화소 행의 개구부 폭과 동일하게 형성되며, 데이터선(62)의 길이 방향인 길이를 다른 화소 행의 개구부 길이보다 작게 형성되는 것이 바람직하다. 왜냐하면, 화상이 표시될때, 블랙 매트릭스(92)의 폭이 동일한 폭으로 형성되는 것이 관찰자에게 거슬림이 없게 표시되기 때문이다. 그러면, 이러한 블랙 매트릭스(92)의 구조를 도면을 참조하여 구체적으로 설명하기로 한다.
- <37> 도 6은 본 발명의 제2 실시예에 따른 액정 표시 장치에서 블랙 매트릭스의 구조를 도시한 평면도이다.
- <38> 도 6에서 보는 바와 같이, 블랙 매트릭스(92)에 형성되어 있는 대부분의 개구부(94)는 X의 폭과 Y의 길이를 가지며, S의 간격으로 일정하게 배열되어 있다. 하지만, 첫 번째 화소 행의 블랙 매트릭스(92)의 개구부(93)는 다른 개구부(94)의 길이(Y)와 다르게 Y-a의 길이를 가진다. 이때, a는 개구부(94)에 대하여 개구부(93)가 60-80%가 되도록 조절하면 된다.
- <39> 이러한 본 발명의 제1 및 제2 실시예에 따른 액정 표시 장치에서는 모두 전단 게이트 방식을 사용하고 있으며, 첫 번째 화소 행의 유지 용량용 게이트선(G_0)에는 게이트 오프 전압(Voff)이 전달되도록 연결되어 있다. 이에 대하여 도면을 참조하여 설명하기로 한다.

<40> 도 7은 본 발명의 실시예에 따른 액정 표시 장치의 구조를 개략적으로 도시한 배치도이다.

<41> 도 4에서 보는 바와 같이, 본 발명의 실시예에 따른 액정 표시 장치는 하부 기판(10)과 상부 기판(100)이 서로 포개져 있다. 이때, 하부 기판(10)은 상부 기판(100)보다 크기 때문에 하부 기판(10)의 가장자리 일부는 상부 기판(100)으로 가려지지 않아 노출되어 있다. 하부 기판(10)에는 가로 방향으로 다수의 게이트선(22) 및 첫 번째 화소 행의 유지 용량용 게이트선(G_0)이 형성되어 있고 세로 방향으로 데이터선(62)이 형성되어 있다. 한편, 하부 기판(10)의 우측 가장자리에는 게이트선(22)과 전기적으로 연결되어 게이트 구동 신호를 출력하는 게이트 구동 집적 회로(200)가 실장되어 있는 게이트 TCP(Tape Carrier Packagr, 201)가 연결되어 있고, 하부 기판(10)의 상측 가장자리에는 데이터선(62)과 전기적으로 연결되어 데이터 구동 신호를 출력하는 데이터 구동 집적 회로(600)이 실장되어 있는 데이터 TCP(601)가 연결되어 있다. 또한, 데이터 TCP(601)에는 액정 표시 장치를 구동하기 위한 전기적인 신호를 출력하는 인쇄 회로 기판(500)이 연결되어 있다. 한편, 하부 기판(10)의 게이트 TCP(201)과 데이터 TCP(601) 사이에는 공통 전극(101)에 공통 전압(V_{com})을 전달하기 위한 공통 전압용 배선(71), 박막 트랜지스터를 온(on)하기 위한 온 전압(V_{on})이 전달되는 게이트 온 전압용 배선(72), 박막 트랜지스터를 오프(off)시키기 위한 오프 전압(V_{off})이 전달되는 게이트 오프 전압용 배선(73) 등이 형성되어 있다. 여기서, 도면으로는 나타내지 않았지만, 게이트 구동 집적회로가 동작할 수 있도록 캐리 인(carry in) 또는 게이트 클락(gate clock) 등의 신호가 전달되는 배선 등이 추가로 형성될 수 있다. 이때, 첫 번째 화소 행의 유지 용량용

게이트선(G_0)은 Voff가 전달되도록 연결부(77)를 통하여 게이트 오프 전압용 배선(73)과 연결되어 있다. 이때, 공통 전압용 배선(71), 게이트 온 전압용 배선(72) 및 게이트 오프 전압용 배선(73) 등은 유지 용량용 게이트선(G_0)과 함께 게이트선(22)과 동일한 층 및 물질로 형성하는 것이 바람직하다. 또한, 연결부(77)는 데이터선(62) 또는 화소 전극(80)과 동일한 층 및 물질로 형성되고, 보호막(70) 또는 게이트 절연막(30)에 접촉 구멍을 형성하여 연결부(77)를 통하여 게이트 오프용 배선(73)과 유지 용량용 게이트선(G_0)을 연결시킬 수 있다.

<42> 본 발명에 따른 액정 표시 장치에서는 게이트 구동 집적회로로 전달되는 신호들의 배선(71, 72, 73)들을 하부 기판(10) 상부에 형성함으로써, 게이트 인쇄 회로 기판(printed circuit board)과 데이터 인쇄 회로 기판을 연결하는 콘넥터(connector)를 생략할 수 있으며, 본 발명의 실시예와 같이 게이트 인쇄 회로 기판을 생략하고 데이터 인쇄 회로 기판만을 이용할 수도 있다.

<43> 또한, 게이트 구동 집적회로와 데이터 구동 집적회로를 하부 기판(10)의 상부에 직접 실장할 수도 있다.

<44> 이상과 같이, 첫 번째 화소 행의 개구율을 다른 행보다 낮추어 줌과 동시에 다른 게이트 전압과 동일한 조건으로 첫 번째 화소 행의 유지 용량용 게이트선에 Voff 전압을 인가하여 발생할 수 있는 밝기 차를 보상할 수 있다. 나아가 첫 번째 행이 주변보다 약간 어둡게 되는 것은 보는 이의 눈을 크게 거슬리지 않으므로 빛의 밝기가 완전히 동일하게 되지 않더라도 화질은 크게 개선된다.

<45> 이 때, 첫 번째 화소 행의 개구율은 다른 화소 행의 개구율을 100%라 할 때, 60%에

서 80% 정도가 가장 적절할 것으로 관찰되었다. 다만, 이러한 수치는 액정 표시 장치의 화소의 투과율이나 Clc, Cst 등의 전기적 수치에 따라 약간 변동될 수 있다.

【발명의 효과】

<46> 이상과 같이 액정 표시 장치를 제조하면, 배선을 간단화하면서 첫 번째 화소 행의 밝기 차를 보상하여 화질을 향상시킬 수 있다.

【특허청구범위】

【청구항 1】

절연 제1 기판,

상기 제1 기판 위에 형성되어 있으며 주사 신호를 전달하는 게이트선,

상기 제1 기판 위에 형성되어 있으며 화상 신호를 전달하는 데이터선,

상기 제1 기판과 마주보고 있는 제2 기판,

상기 제1 기판과 상기 제2 기판 사이에 주입되어 있는 액정 물질,

상기 게이트선에 의하여 행으로 구분되며 상기 데이터선에 의하여 열로 구분되는 화소,

상기 각 화소를 구획하는 블랙 매트릭스,

상기 화소마다 별도로 형성되어 있는 화소 전극 및

상기 제1 기판 위에 상기 게이트선과 평행하게 형성되어 있으며, 첫 번째 상기 화소 행의 상기 화소 전극과 중첩되어 있는 유지 용량용 배선을 포함하며,

상기 화소 전극과 전단의 상기 게이트선 및 상기 유지 용량용 배선과의 사이에서 유지 용량을 형성하는 액정 표시 장치에 있어서,

상기 유지 용량용 배선에는 게이트 오프 전압을 인가하고, 상기 첫 번째 게이트선과의 사이에서 유지 용량을 형성하는 첫 번째 화소 행의 상기 각 화소의 개구율은 다른 화소 행의 상기 각 화소의 개구율과 다른 것을 특징으로 하는 액정 표시 장치.

【청구항 2】

제1항에서,

상기 첫 번째 화소 행의 개구율이 상기 다른 화소 행의 개구율보다 작은 것을 특징으로 하는 액정 표시 장치.

【청구항 3】

제2항에서,

상기 개구율의 차이는 상기 블랙 매트릭스의 개구부 면적을 달리함으로써 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 4】

제3항에서,

상기 블랙 매트릭스는 상기 제2 기판에 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 5】

제4항에서,

상기 게이트선 길이 방향의 첫 번째 화소 행의 상기 개구부 폭은 다른 화소 행의 상기 개구부 폭과 동일한 것을 특징으로 하는 액정 표시 장치.

【청구항 6】

제4항에서,

상기 데이터선 길이 방향의 첫 번째 화소 행의 상기 개구부 길이는 다른 화소 행의 개구부 길이보다 작은 것을 특징으로 하는 액정 표시 장치.

【청구항 7】

제2항에서,

상기 개구율의 차이는 상기 첫 번째 화소 행의 상기 각 화소의 개구면에 광 차단 패턴을 형성함으로써 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 8】

제7항에서,

상기 광 차단 패턴은 상기 데이터선과 동일한 물질로 동일한 층에 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 9】

제7항에서,

상기 광차단 패턴은 상기 게이트선과 동일한 물질로 동일한 층에 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 10】

제2항에서,

상기 첫 번째 화소 행의 개구율은 상기 다른 화소 행의 투과율의 60% 내지 80%인 것을 특징으로 하는 액정 표시 장치.

【청구항 11】

제1항에서,

상기 게이트 오프 전압이 전달되는 게이트 오프 전압용 배선은 상기 제1 기판에 형성되는 것을 특징으로 하는 액정 표시 장치.

【청구항 12】

제11항에서,

상기 게이트 오프용 배선과 상기 유지 용량용 배선은 상기 게이트선과 동일한 층에 형성되는 것을 특징으로 하는 액정 표시 장치.

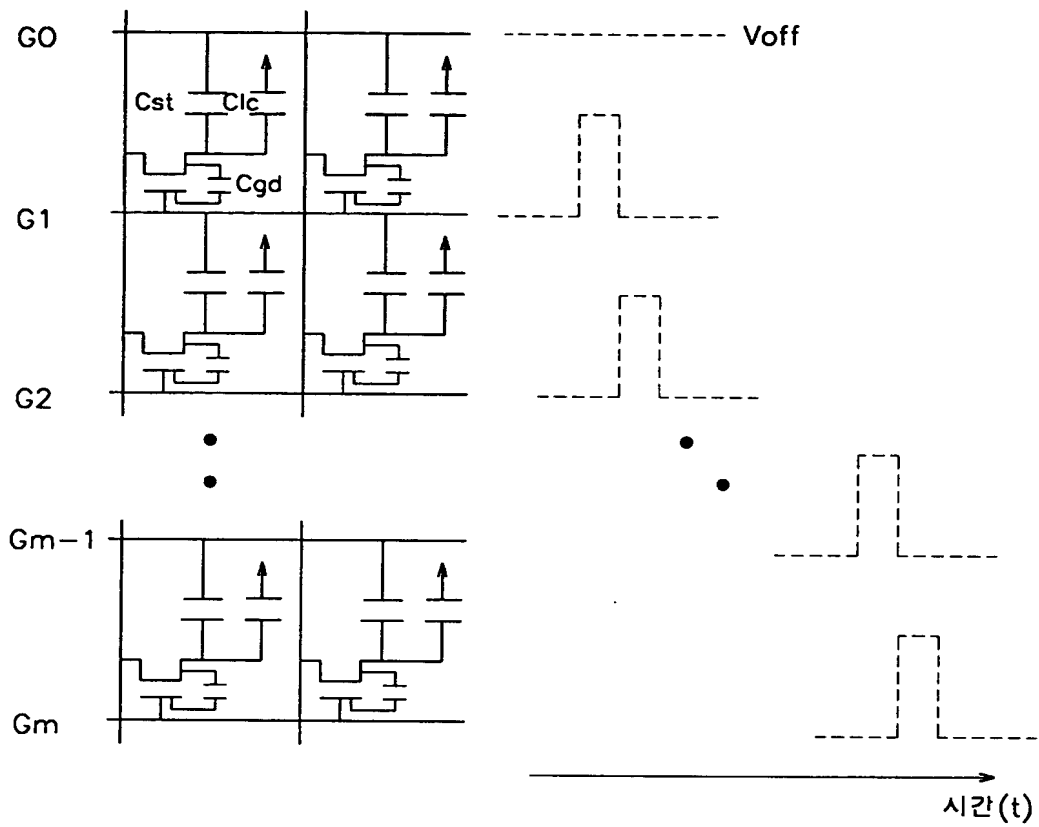
【청구항 13】

제10항에서,

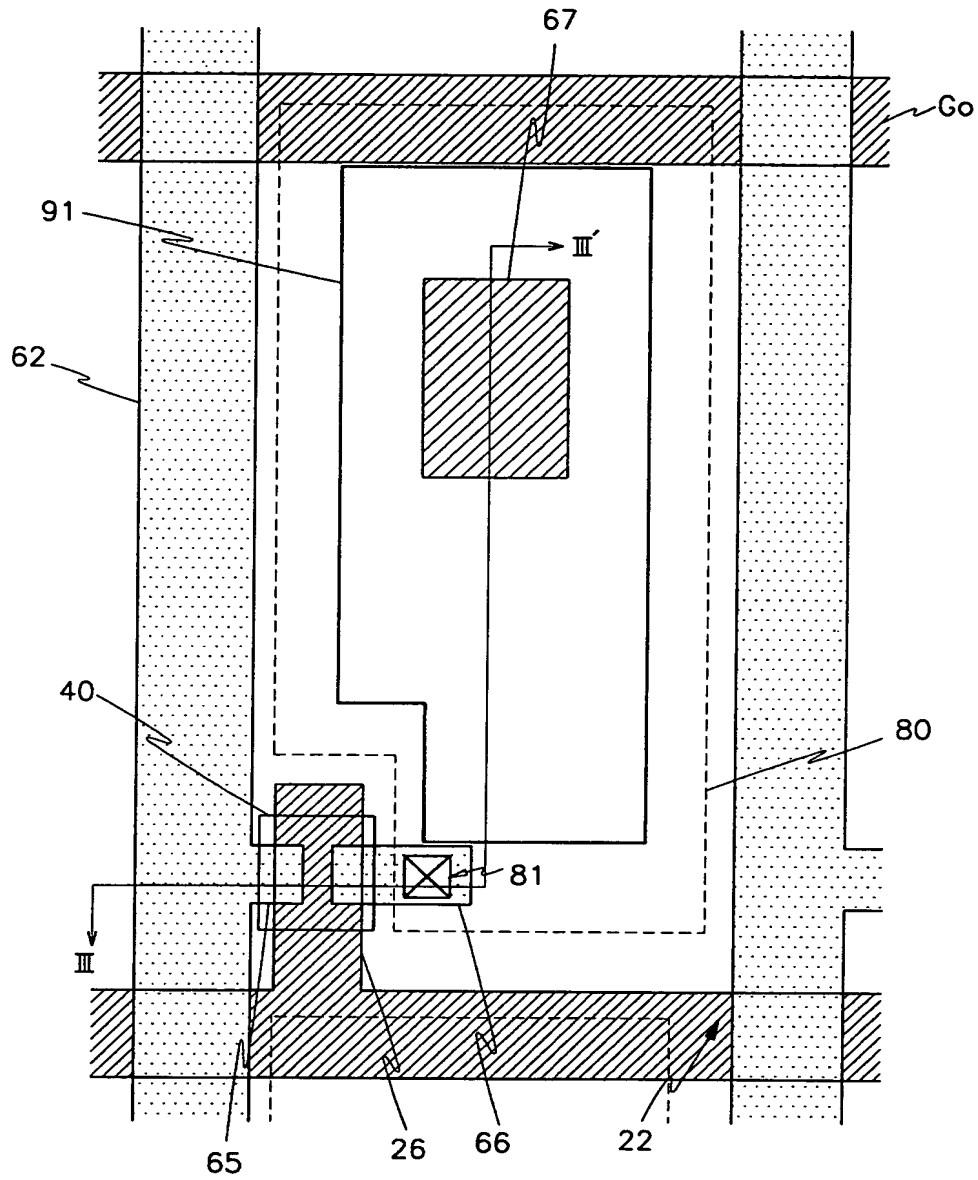
상기 게이트 오프용 배선과 상기 유지 용량용 배선은 연결부를 통하여 전기적으로 연결되어 있으며, 상기 연결부는 상기 데이터선 또는 상기 화소 전극과 동일한 층에 형성되는 것을 특징으로 하는 액정 표시 장치.

【도면】

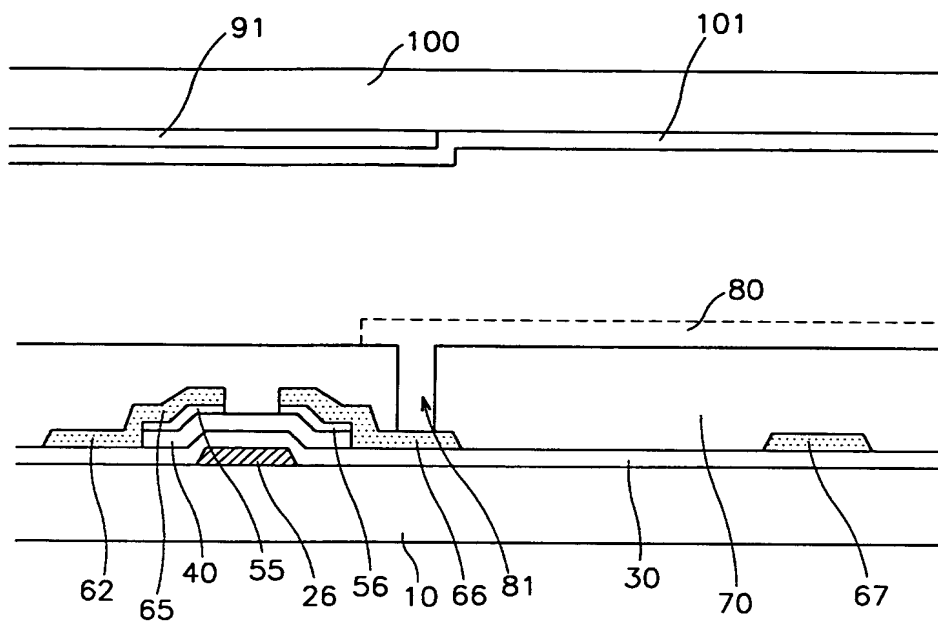
【도 1】



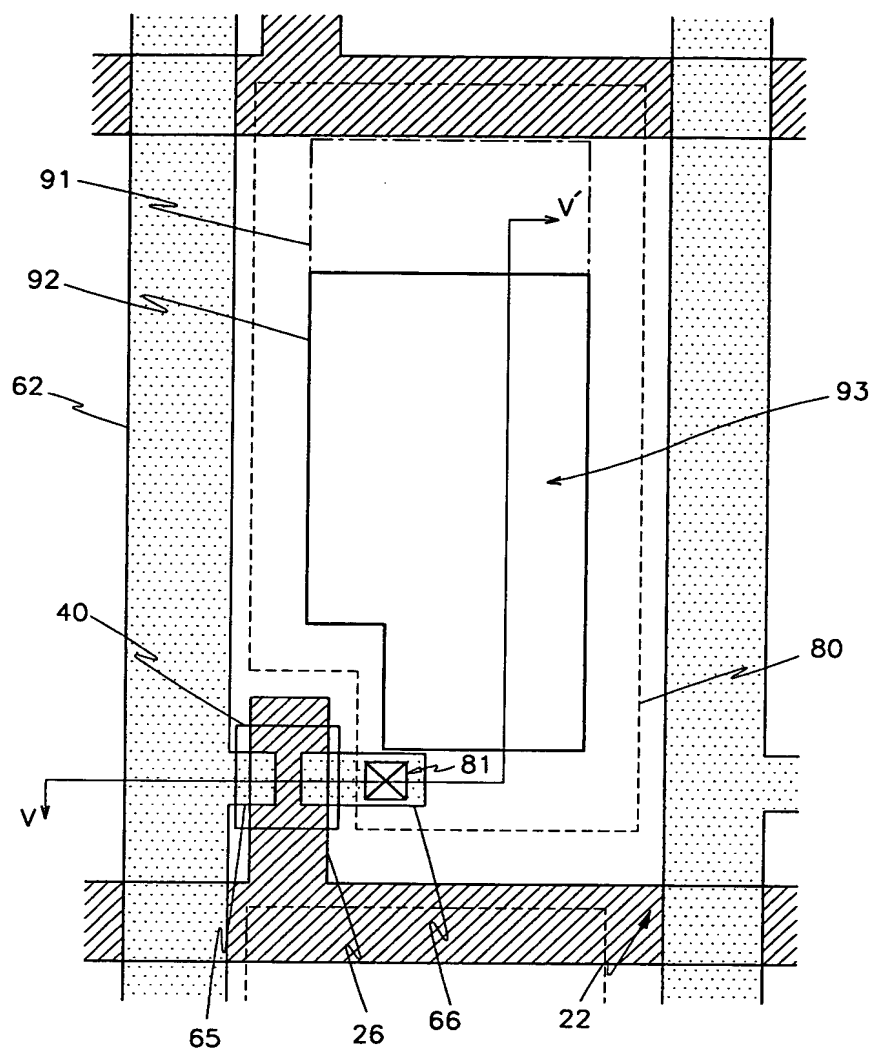
【도 2】



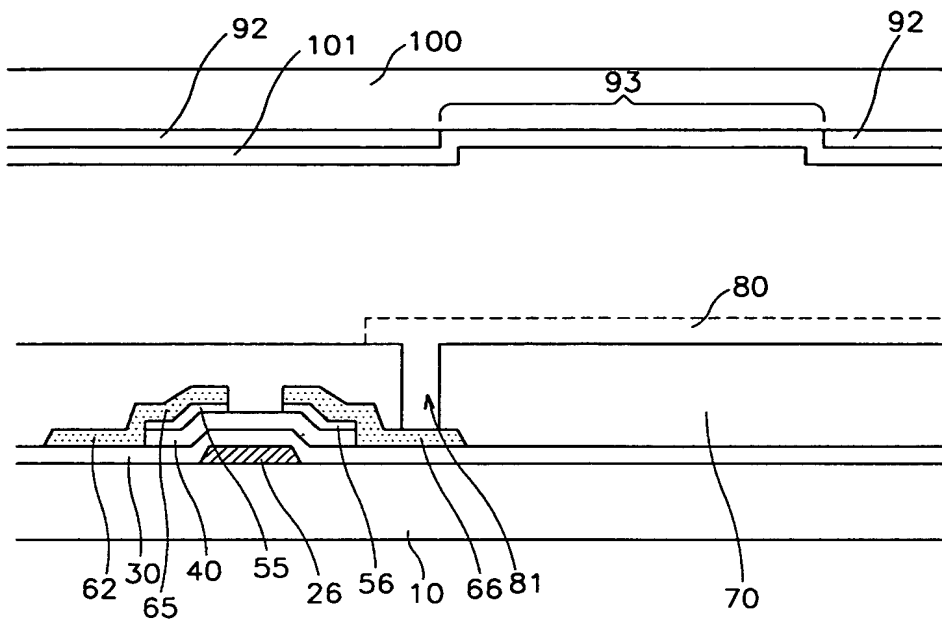
【도 3】



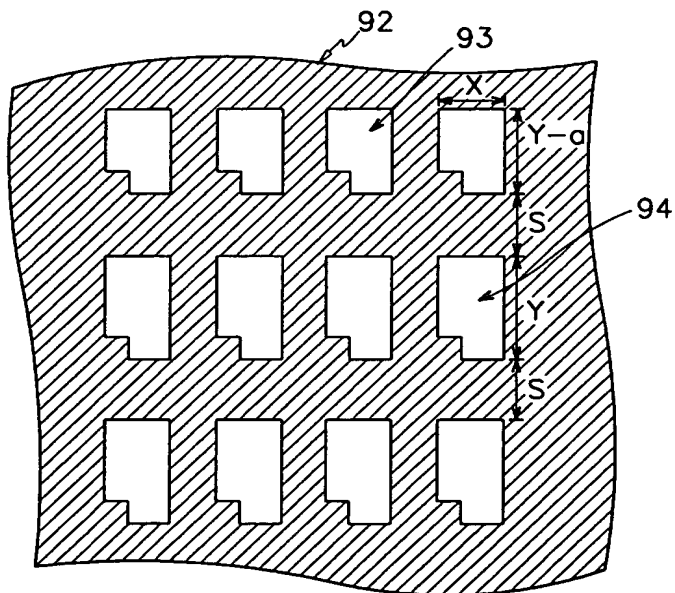
【도 4】



【도 5】



【도 6】



【도 7】

